



### BREVET D'INVENTION

#### **CERTIFICAT D'UTILITÉ - CERTIFICAT D'ADDITION**

REC'D 16 APR 2004

#### **COPIE OFFICIELLE**

Le Directeur général de l'Institut national de la propriété industrielle certifie que le document ci-annexé est la copie certifiée conforme d'une demande de titre de propriété industrielle déposée à l'Institut.

Fait à Paris, le 2 3 FEV. 2004

Pour le Directeur général de l'Institut national de la propriété industrielle Le Chef du Département des brevets

Martine PLANCHE

BEST AVAILABLE COPY

DOCUMENT DE PRIORITÉ

PRÉSENTÉ OU TRANSMIS CONFORMÉMENT À LA RÈGLE 17.1.a) OU b)

INSTITUT
NATIONAL DE
LA PROPRIETE

SIEGE 26 bis, rue de Saint Petersbourg 78800 PARIS cedex 08 Téléphone : 33 (0)1 53 04 53 04 Télécople : 33 (0)1 53 04 45 23 www.ionl.fr





Nº 11354\*03 .

Code de la propriété intellectuelle - Livre VI

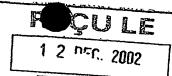
26 bis, rue de Saint Pétersbourg 75800 Paris Cedex 08 Téléphone : 33 (1) 53 04 53 04 Télécopie : 33 (1) 42 94 86 54

#### REQUÊTE EN DÉLIVRANCE page 1/2 · 養見等:

		TO COLUMN TO THE TOTAL T	Cet imprimé est à remplir lisiblement à l'encre noire DB 540 8 W / 2105
N° D'ENR NATIONAL DATE DE PAR L'INP Vos ré (faculta Confin	REGISTREMENT  AL ATTRIBUÉ PAR L'I  DÉPÔT ATTRIBUÉE  PI  ÉFÉRENCES PO  ALIJO 01671  TMATURE OE L  EMANDE DE L	O215623  INPI  1 1 DEC. 2002  Our ce dossier  1 dépôt par télécopie  A DEMANDE	Cet Imprimé est à remplir lisiblement à l'encre noire  NOM ET ADRESSE DU DEMANDEUR OU DU MANDATAIRE À QUI LA CORRESPONDANCE DOIT ÊTRE ADRESSÉE  CABINET BALLOT 9, rue Claude Chappe Metz Technopôle 57070 METZ  N° attribué par l'INPI à la télécopie  Cochez/l'une des 4/cases suivantes
<b></b>		ertificat d'utilité	<u> </u>
Tı	ransformation	Demande de brevet initiale  ade de certificat d'utilité initiale  d'une demande de  Demande de brevet initiale	N° Date Date Date Date Date
		N DE PRIORITÉ	Pays ou organisation Date N°
L	OU REQUÊTE DU BÉNÉFICE DE LA DATE DE DÉPÔT D'UNE DEMANDE ANTÉRIEURE FRANÇAISE		Pays ou organisation  Date
<b>5</b> 0	DEMANDEŰŘ	(Cochez l'une des 2 cases)	[X] Personne morale Personne physique
	Nom ou dénominati	on sociale	GEMPLUS
P	Prénoms		
	Forme juridique		Société Anonyme
	N° SIREN		
	Code APE-NAF		
•	Domicile ou	Rue	Avenue du Pic de Bertagne Parc d'Activités de GEMENOS
	siège	Code postal et ville	[1_3_14_12_10] GEMENOS
	Pays		FRANCE
	Nationalité		française
	N° de téléphone (facultatif)		N° de télécopie (facultatif)
Adresse électronique (facultatif)			1

S'il y a plus d'un demandeur, cochez la case et utilisez l'imprimé «Suite»

# IPI MATIONAL DE LA PROPRISTE INDUSTRIELLS



#### BREVET D'INVER D'N CERTIFICAT D'UTILITE

N° 11354\*03

Code de la propriété intellectuelle - Livre VI

26 bis, rue de Saint Pétersbourg
75800 Parts Cedex 08
Téléphone : 33 (1) 53 04 53 04 Télécopie : 33 (1) 42 94 86 PETZ

## REQUÊTE EN DÉLIVRANCE page 1/2

BR1

	[57 () [895]	Cet imprimé est à remplir lisiblement à l'encre noire 09 540 0 ¥ / 2105					
REMISE DES PIÈCES DATE		NOM ET ADRESSE DU DEMANDEUR OU DU MANDATAIRE À QUI LA CORRESPONDANCE DOIT ÊTRE ADRESSÉE					
N° D'ENREGISTREMENT	0215623	CABINET BALLOT 9, rue Claude Chappe Metz Technopôle					
NATIONAL ATTRIBUÉ PAR L'IN	P1	57070 METZ					
DATE DE DÉPÔT ATTRIBUÉE PAR L'INPI							
Vos références por (facultatif) 016711		a •					
Confirmation d'un	dépôt par télécopie	□ N° attribué par l'INPI à la télécopie					
2 NATURE DE LA		Cochez l'une des 4 cases suivantes					
Demande de bro	evet	X					
Demande de ce	rtificat d'utilité						
Demande division	onnaire						
	Demande de brevet initiale	N° Date ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐					
		N° Date					
8	de de certificat d'utilité inittale d'une demande de						
	n Demande de brevet initiale	N° Date					
	VENTION (200 caractères ou	espaces maximum)					
1	DU BÉNÉFICE DE	Pays ou organisation Date					
LA DATE DE I	DÉPÔT D'UNE	Date N°					
DEMANDE ANTÉRIEURE FRANÇAISE		Pays ou organisation Date \( \begin{align*} \ldot \					
	to a dr a m its						
L	(Cochez l'une des 2 casés)						
Nom ou dénomination sociale		GEMPLUS					
Prénoms							
Forme juridique N° SIREN Code APE-NAF		Société Anonyme  L L L L L L L L L L L L L L L L L L L					
					Domicile ou	Rue	Parc d'Activités de GEMENOS
					siège	Code postal et ville	11 13 14 12 10   GEMENOS
	Pays	FRANCE					
Nationalité		française					
N° de télépho		N° de télécopie (facultatif)					
Adresse electr	ronique (facultalif)	S'il y a plus d'un demandeur, cochez la case et utilisez l'imprimé «Suite»					
		the way and a second se					



### BREVET D'INVERSON CERTIFICAT D'UTILITÉ

### REQUÊTE EN DÉLIVRANCE page 2/2



		Réservé à l'INPI		~	
REMISE DATE	FIFE DEC	C 2002			
.oru =	54 INPI N				
LIEU	04 HXI + + +	0215623			
	NREGISTREMENT	<del>-</del>		1	
anto debian	NAL ATTRIBUÉ PAR L'	Anna and the second and the second se	- Complete and States		OB 540 W / 210502
6	MANDATAIRE				
ļ.	Nom	N. O. C.	LECLAIRE		
F	Prénom		Jean-Louis		
(	Cabinet ou Soc	ciété	CABINET BAL	LOT	
}		·			
1	N °de pouvoir	permanent et/ou			
	de lien contrac	ctuel			
<b></b> -		Rue	9, rue Claude		
l		Rue	Metz Technop	ôle	
,	Adresse	Code postal et ville	15 17 10 17 10 M	METZ	
_			FRANCE		
1	N° de téléphor		03.87.74.81.36		
	N° de télécopi		03.87.36.26.76	8	**
·	Adresse électr	onlque <i>(facultatif)</i>		The state of the s	
Garage Co.	INVENTEUR	SOUTH AND A CONTRACT OF CASE AND ADDRESS.	GROST STATE	s sont necesaairement des	personnes physiques
		urs et les inventeurs	U Oui	· · · · · · · · · · · · · · · · · · ·	* *
<b></b>	sont les même				laire de Désignation d'inventeur(s) 🚓
8	RAPPORT DE	RECHERCIE	Eranger and areas to make	our line demande de preve	et (y.compyisalivision et transformation).
		Établissement immédiat	X	•	
<u> </u>		ou établissement différé	بـــــــــــــــــــــــــــــــــــــ		
	Paiement éch	elonné de la redevance	Uniquement po	ur les personnes physiques	effectuant elles-mêmes leur propre dépôt
1	• • • • • • • • • • • • • • • • • • • •	(en deux versements)	₩ Non		
			<u> </u>		
	RÉDUCTION			oour les personnes physique	
	DES REDEVA	INCES			invention <i>(joindre un avis de non-imposition)</i> r cette invention <i>(joindre une copie de la</i>
1		7		itérieurement à ce dépôt pour <i>ission à l'assistance gratuite ou v</i>	
			Alcision a acomo	SSIOTI U I USSNIUTOO GI AMANO O	manquer su regoronico). No
10	SÉQUENCES ET/OU D'AC	S DE NUCLEOTIDES IDES AMINÉS	Cochez la c	ease si la description contient	une liste de séquences
	Le support éle	ectronique de données est joint			
l	La déclaration	n de conformité de la liste de			,
	cóntiones su	ur support papier avec le ronique de données est jointe			!
-		utilisé l'imprimé «Suite»,	<del> </del>		
		nombre de pages jointes			
1		DU DEMANDEUR	<u></u>	A	VISA DE LA PRÉFECTURE
	OU DU MAN	IDATAIRE		ABINET BALLOT	OU DE L'INPI
	(Nom et qua	alité du signataire)		LS EN PROPRIÉTÉ INDUSTRIE	ITE OF
	Jean-Lo	ouis LECLAIRE - 93.4009	Te .	9, rue Claude Chappe echnopôle Metz 2000	
			•-	57070 METZ	
ł				0.0,0141212	

La loi n°78-17 du 6 janvier 1978 relative à l'informatique, aux fichiers et aux libertés s'applique aux réponses faites à ce formulaire. Elle garantit un droit d'accès et de rectification pour les données vous concernant auprès de l'INPI.





BR2

			METZ		
REMISE DATE	DES PIÈCES —	Réservé à l'INPI			
LIEU	54 INPH.				
No Die	NREGISTREMENT	C.215623	]		
	KAL ATTRIBUÉ PAR L	INPI			
6	MANDATAIRE	(s'il y a lieu)			
	Nom		LECLAIRE		
	Prénom		Jean-Louis		
,	Cabinet ou Soc	ciété	CABINET BALLOT		
	N °de pouvoir de lien contrac	permanent et/ou			
·	de Hell Collina	Auer	9, rue Claude Chappe		
1	ن .	Rue	Metz Technopôle		
	Adresse	Code postal et ville	5  7  0  7  0   METZ		
1	:	Pays	FRANCE		
	N° de téléphoi		03.87.74.81.36		
<b>1</b>	Nº de télécopi		03.87.36.26.76		
		onique (facultatif)			
7	INVENTEUR	(S)	Les inventeurs sont nécessáirement des personnes physiques		
	Les demandeurs et les inventeurs sont les mêmes personnes		Oui  Non: Dans ce cas remplir le formulaire de Désignation d'inventeur(s)		
181	RAPPORT DE RECHERCHE		Uniquement pour une demande de brevet (y compris division et transformation)		
	Établissement immédiat ou établissement différé		X X		
	Paiement échelonné de la redevance (en deux versements)		Uniquement pour les personnes physiques effectuant elles-mêmes leur propre dépôt  Oui  Non		
9	P RÉDUCTION DU TAUX DES REDEVANCES		Uniquement pour les personnes physiques  Requise pour la première fois pour cette invention (joindre un avis de non-imposition)		
			Obtenue antérieurement à ce dépôt pour cette invention (joindre une copie de la décision d'admission à l'assistance gratuite ou indiquer sa référence): AG		
10	SÉQUENCES DE NUCLEOTIDES ET/OU D'ACIDES AMINÉS		Cochez la case si la description contient une liste de séquences		
	Le support éle	ectronique de données est joint			
l	La déclaration	n de conformité de la liste de	lī l		
	séquences su support électi	ur support papier avec le ronique de données est jointe			
		utilisé l'imprimé «Suite», nombre de pages jointes			
16		DU DEMANDEUR	CABINET BALLOT VISA DE LA PRÉFECTURE OU DE L'INPI		
1	OU DU MAN		CONSEILS EN PROPRIÉTÉ INDUSTRIELE		
		alité du signataire) ouis LECLAIRE - 93.4009	9, rue Claude Chappe		
1		111	Technopôle Metz 2000		
1		10	57070 METZ		

ioi dopoi

#### PROCEDE DE DIVISION ENTIERE OU DE REDUCTION MODULAIRE SECURISE CONTRE LES ATTAQUES A CANAUX CACHES

L'invention concerne un procédé de division entière ou de réduction modulaire sécurisé contre les attaques à canal caché, et notamment les attaques différentielles. L'invention peut être utilisée pour réaliser des opérations de division dans un procédé cryptographique plus général, par exemple un procédé cryptographique à clé secrète ou publique. Un tel procédé cryptographique peut par exemple être mis en œuvre dans des dispositifs électroniques tels que des cartes à puce.

10

5

La sécurité des procédés cryptographiques réside dans leur capacité à maintenir cachées les données confidentielles ou des données dérivées des données confidentielles qu'ils manipulent.

15

Un utilisateur malveillant peut éventuellement engager des attaques, visant à découvrir notamment des données confidentielles contenues et manipulées dans des traitements effectués par le dispositif de calcul exécutant un procédé cryptographique.

20

25

30

Parmi les attaques les plus connues, on peut citer les attaques à canaux cachés, simples ou différentielles. On entend par attaque à canal caché une attaque basée sur grandeur physique mesurable de l'extérieur dispositif, et dont l'analyse directe (attaque simple) ou méthode statistique l'analyse selon une découvrir des données de permet différentielle) réalisés dans traitements manipulées dans des dispositif. Ces attaques ont notamment été dévoilées par Paul Kocher (Advances in Cryptology - CRYPTO'99, vol. 1666 of Lecture Notes in Computer Science, pp.388-397. Springer-Verlag, 1999).

Parmi les grandeurs physiques qui peuvent exploitées ces à fins. on peut citer le temps d'exécution, consommation la en courant, le champ électromagnétique rayonné par la partie du composant utilisée pour exécuter le calcul, etc. Au cours l'exécution d'un procédé, la manipulation d'un bit, c'est à dire son traitement par une instruction particulière, une empreinte particulière sur la physique considérée, selon la valeur de ce bit et / ou selon l'instruction. Dit autrement, la trace (c'est-àdire l'évolution dans le temps de la grandeur physique considérée) laissée par le composant exécutant le procédé est différente selon qu'on manipule un bit égal à 1 ou un bit égal à 0. Les attaques à canal caché sont basées sur cette faiblesse des procédés cryptographiques.

5

10

15

20

25

30

35

Les procédés cryptographiques utilisant comme opération de base une opération d'exponentiation modulaire de type  $Y = X^{D}$ , X, Y et D étant des nombres entiers ont été très largement étudiés ces dernières années. A titre d'exemple, on peut citer le procédé RSA, l'échange de clé selon Diffie-Hellman ou le procédé de signature DSA. Des progrès significatifs ont été réalisés pour protéger ces procédés contre les attaques à canaux cachés.

Par contre, certains procédés cryptographiques utilisent comme opération élémentaire une division entière de type q = a div b et / ou une réduction modulaire de type  $r = a \mod b$ , a et b étant deux opérandes, q et r étant respectivement le quotient et le reste de la division entière de a par b. a et / ou b sont des données secrètes, par exemple des éléments d'une clé du procédé. Par exemple, le procédé de Barrett "Implementing the RSA public key encryption algorithm on a standard digital signal processing", vol 263 of Lecture Notes in Computer Science, pp. 311-323,

Springer Verlag, 1987), le procédé de Quisquater patent 5,166,978, nov 92) ou le procédé RSA mis en œuvre selon le théorème des restes chinois (JJ Quisquater and C Couvreur, "Fast decipherment algorithm for RSA public key cryptosystem", Electronics Letters , vol 18, pp. 905-907, cryptographiques procédés sont des Octobre 1982) comme opération division entière utilisant une élémentaire.

5

10

15

20

25

30

35

De tels procédés cryptographiques utilisant un procédé de division entière et / ou un procédé de réduction modulaire sont sensibles aux attaques à canal caché, comme on va le voir dans l'exemple ci-dessous.

Un procédé connu pour mettre en œuvre à la fois une division entière et une réduction modulaire est le procédé dit "papier crayon". Ce procédé reprend en pratique la méthode utilisée lorsqu'une telle opération est réalisée à la main. Ce procédé est rappelé cidessous.

Etant donné deux données  $a = (a_{m-1}, \ldots, a_0)$  de m bits et  $b = (b_{n-1}, \ldots, b_0)$  de n bits, n inférieur ou 'égal : à m et  $b_{n-1} \neq 0$ , le procédé de division dit "papier crayon" calcule le quotient q = a div b et le reste r = a div b. Pour cela, le procédé réalise successivement entier A de n+1 plusieurs divisions d'un bits doit avoir On bits. n l'entier b de  $0 \le A/b < 2$ , ce qui est le cas chaque fois que  $b_{n-1} \ne 0$ .

Le reste r est un nombre de au plus n bits puisque r < b. Le quotient q est quant à lui un nombre de au plus m-n+1 bits puisque q=a div  $b \le a$  div  $(b_{n-1}*2^{n-1})=a$  div  $2^{n-1}=(a_{m-1},\ldots,a_{n-1})$  car  $b \ge b_{n-1}*2^{n-1}$  et  $(a_{m-1},\ldots,a_{n-1})$  est un nombre de m-n+1 bits. A la fin du procédé de division, le quotient q est mémorisé dans les m-n+1 bits de poids les plus faibles du registre contenant initialement le nombre a. Le bit de poids le plus fort du reste r est mémorisé dans un registre de 1 bit utilisé

comme retenue (carry) pendant le calcul et les n-1 bits de poids les plus faibles du reste r sont mémorisés dans les n-1 bits de poids les plus forts du registre contenant initialement le nombre a.

Comme on travaille en base 2, le bit de quotient de la division entière A div b a seulement deux valeurs possibles : 0 ou 1. Aussi une manière simple de réaliser l'opération A div b consiste à soustraire b à A puis à tester le résultat : si le résultat de A - b est positif, alors A div b = 1, si le résultat de A - b est strictement négatif, alors A div b = 0.

Le procédé de division complet peut alors s'écrire de la manière suivante :

Entrée :  $a = (0, a_{m-1}, ..., a_0)$   $b = (b_{n-1}, ..., b_0)$ Sortie : q = a div b et r = a mod b  $A = (0, a_{m-1}, ..., a_{m-n+1})$ Pour j = 1 à (m-n+1), faire :  $a <- SHL_{m+1}(a, 1)$ ;  $\sigma <- carry$   $A <- SUB_n(A, b)$ ;  $\sigma <- \sigma$  OU carry si  $(\neg \sigma = VRAI)$  alors  $A <- ADD_n(A, b)$ sinon lsb(a) = 1Fin Pour

### 25 Procédé 1

5

10

30

35

Dans ce procédé, et dans tout ce qui suit, les notations suivantes sont utilisées.

Par abus de langage mais surtout par souci de clarté, et sauf précision explicite, on utilisera le même nom pour parler d'un registre et de son contenu. Ainsi on parlera du registre A pour parler du registre contenant la donnée A.

Le symbole "<-" et la notation y <- x sont utilisés pour indiquer le chargement du contenu du registre x dans un registre y dont le contenu est appelé également y.

A est un mot de n bits correspondant au contenu des n bits de poids les plus forts du registre contenant initialement la donnée a. Le registre A est bien sûr modifié à chaque itération, de même que le registre contenant initialement a.

 $\sigma$  indique si la soustraction a été effectuée à tort ou pas (ie si le bit de quotient doit être égal à 0 ou à 1).

 $\neg \sigma$  est le complément à 1 (encore appelé négation) 10 de la variable  $\sigma$ . VRAI est une constante, égale à 1 dans un exemple.

5

15

20

25

30

35

lsb(a) est le bit de poids le plus faible du nombre a, également appelé bit le moins significatif de a.

 $SHL_{m+1}(a, 1)$  est une opération de décalage à gauche de 1 bit dans le registre de m+1 bits contenant la donnée a, le bit sortant du registre étant mémorisé dans la variable carry et un bit égal à 0 étant entré en bit de poids le plus faible du registre contenant initialement la donnée a.

 $\mathrm{ADD}_n(A,\ b)$  est une opération d'addition des n bits du nombre b aux n bits du mot A. On notera que l'opération  $\mathrm{SHL}_n(a,\ 1)$  est équivalente à l'opération  $\mathrm{ADD}_n(a,\ a)$ . Bien sûr l'addition  $\mathrm{ADD}_n(A,\ b)$  est réalisée en additionnant, dans un circuit d'addition approprié, le contenu de deux registres contenant respectivement A et b.

 $SUB_n(A, b)$  est une opération de soustraction du nombre b au mot A. Bien sûr la soustraction  $SUB_n(A, b)$  est réalisée en soustrayant, dans un circuit approprié, le contenu d'un registre contenant la donnée b au contenu du registre contenant le mot A.

En résumé, le procédé 1 réalise les étapes suivantes :

- si a <-  $SHL_{m+1}(a, 1)$  génère une retenue ( $\sigma$  = carry = 1), cela signifie que  $a_m$  = 1 (avant décalage) et donc que b doit être soustrait à A.

- si  $a_m=0$  (avant décalage) et si A <-  $SUB_n(A, b)$  génère une retenue (carry = 1), cela signifie que  $A-b\geq 0$  avant la soustraction et donc b doit être soustrait à A.

- si a <-  $SHL_{m+1}(a, 1)$  ne génère pas de retenue et si A <-  $SUB_n(A, b)$  ne génère pas non plus de retenue (c'est-à-dire si, après mise à jour de  $\sigma$ ,  $\sigma$  est FAUX (ou  $\neg \sigma$  est VRAI, FAUX étant la négation de VRAI), alors cela signifie que A - b < 0 avant la soustraction et donc que b n'aurait pas dû être soustrait à A. Dans ce cas, le procédé réalise une opération d'addition A <-  $ADD_n(A, b)$  pour restaurer la valeur de A.

5

10

15

20

25

30

35

Le procédé 1 est sensible aux attaques à canal caché. En effet, on remarque sur le procédé 1 que, à chaque itération, selon la valeur de  $\sigma$ , c'est-à-dire selon la valeur du bit de quotient qui sera obtenu lors de l'itération en cours, on effectue soit une addition soit une mise à 1 du bit de poids le plus  $ADD_n(A, b)$ faible du registre contenant la donnée a. La mise en œuvre et la durée d'exécution de ces deux opérations sont différentes et la trace qu'elles laissent lors de leur mise en œuvre est également différente. La trace globale laissée au cours d'une itération varie donc en fonction du bit de résultat obtenu lors de ladite itération. En mesurant et en étudiant par exemple la trace laissée par le composant lors de l'exécution du procédé complet, par exemple dans le cadre d'une attaque différentielle, il est alors possible de déterminer bit à bit la valeur des bits de résultat.

Le procédé 1 permet d'obtenir à la fois le résultat de la division entière (q = a div b) et le reste de la division entière (r = a mod b) qui est aussi le résultat d'une réduction modulaire. D'autres procédés connus présentant les mêmes inconvénients réalisent soit une division modulaire seule, soit une réduction modulaire

seule. De manière générale, un procédé de division est assez similaire à un procédé de réduction modulaire.

Un but de l'invention est de sécuriser un procédé 5 de mise en œuvre d'une division et / ou d'une réduction modulaire.

Dans ce but, l'invention propose un procédé cryptographique au cours duquel on réalise une division entière de type q=a div b et / ou une réduction modulaire de type r=a mod b, avec q un quotient, a un nombre de m bits, b un nombre de n bits, n inférieur ou égal à m et  $b_{n-1}$  non nul,  $b_{n-1}$  étant le bit de poids le plus fort du nombre b.

10

15

20

25

30

35

Selon l'invention, le procédé est caractérisé en ce qu'on masque le nombre a par un nombre aléatoire  $\rho$  avant de réaliser la division entière et / ou la réduction modulaire.

Le nombre a étant masqué par un nombre aléatoire, la trace (par exemple la consommation énergétique) laissée lors de l'exécution du procédé est différente à chaque exécution, de sorte qu'il n'est plus possible de mettre en œuvre une attaque à canal caché différentielle.

L'invention peut être appliquée par exemple au procédé 1 qui réalise à la fois une division et une réduction modulaire. L'invention peut être plus généralement appliquée à tout procédé qui réalise l'une ou l'autre des ces opérations.

Le nombre aléatoire  $\rho$  peut être modifié à chaque exécution du procédé, ou bien simplement après un nombre prédéfini d'exécutions du procédé. Le cas échéant, le dit nombre prédéfini est choisi de préférence relativement petit, par exemple un nombre de 32 à 64 bits.

Selon un mode de réalisation préféré de l'invention, pour masquer le nombre a, on ajoute, au nombre a, b fois le nombre aléatoire (a  $\leftarrow$  a + b\*p). Pour cela, concrètement, le contenu du registre b est

multiplié par le nombre aléatoire  $\rho$  puis additionné au nombre a et le résultat de l'addition est ensuite mémorisé dans le registre contenant initialement le nombre a.

Puis, on réalise ensuite la division entière et /
ou la réduction modulaire souhaitée.

Dans le cas où une division entière est réalisée, le résultat de la division entière réalisée avec le nombre a masqué sous la forme a + b\* $\rho$  est égal à a div b +  $\rho$ . Dans ce cas, après la division entière, on enlève au résultat de la division entière la contribution apportée par le nombre aléatoire  $\rho$  pour retrouver le résultat attendu de la division entière sur le nombre a, c'est-à-dire a div b.

10

Dans le cas où réduction modulaire est réalisée, le résultat de l'opération (a + b\*ρ) mod b est égal à a mod b, résultat attendu de la réduction modulaire sur le nombre a.

L'invention concerne également un composant électronique comprenant des moyens pour la mise en œuvre d'un procédé selon l'invention, tel que décrit ci-dessus. Les moyens de calcul programmés comprennent notamment plusieurs registres pour mémoriser les nombres a et b.

Enfin, l'invention concerne une carte à puce comprenant un composant ayant les caractéristiques décrites ci-dessus.

#### REVENDICATIONS

1. Procédé cryptographique au cours duquel on réalise une division entière de type q=a div b et / ou une réduction modulaire de type r=a mod b, avec q un quotient, a un nombre de m bits, b un nombre de n bits, n inférieur ou égal à m et  $b_{n-1}$  non nul,  $b_{n-1}$  étant le bit de poids le plus fort du nombre b, caractérisé en ce qu on masque le nombre a par un nombre aléatoire  $\rho$  avant de réaliser la division entière et / ou la réduction modulaire.

10

5

- 2. Procédé selon la revendication 1, au cours duquel, pour masquer le nombre a, on ajoute au nombre a, b fois le nombre aléatoire  $\rho$  (a <- a + b\* $\rho$ ).
- 3. Procédé selon la revendication 1 ou la revendication 2, dans lequel, après avoir réalisé une division entière, on enlève au résultat de la division entière la contribution apportée par le nombre aléatoire ρ.

20

25

- 4. Procédé selon la revendication 3 en combinaison avec la revendication 2, au cours duquel, pour enlever la contribution apportée par le nombre aléatoire  $\rho$ , on soustrait le dit nombre aléatoire  $\rho$  au résultat de la division entière.
- 5. Procédé selon l'une des revendications 1 à 4, au cours duquel le nombre aléatoire  $\rho$  est modifié à chaque mise en œuvre du procédé.

30

6. Procédé selon l'une des revendications 1 à 4, au cours duquel le nombre aléatoire  $\rho$  est modifié après un nombre prédéterminé de mise en œuvre du procédé.

- 7. Composant électronique comprenant des moyens pour la mise en œuvre d'un procédé selon l'une des revendication précédente, les moyens de calcul programmés comprenant notamment plusieurs registres pour mémoriser les nombres a et b.
- 8. Carte à puce comprenant un composant selon la revendication précédente.

10

5





# BREVET D'INVENTI



Code de la propriété intellectuelle - Livre VI

DÉSIGNATION D'INVENTEUR(S) Page N° .../...

INV

16 bis, rue de Saint Pétersbourg 15800 Paris Cedex 08 (À fournir dans le cas où les demandeurs et les inventeurs ne sont pas les mêmes personnes)

lephone : 33 (1) 53 (	04 53 04 Télécopie : 33 (1) 42 94 86	Cet imprimé est à remplir lisiblement à l'encre noire	DB 113 @ W / 270601				
Vos références	pour ce dossier (facultatif)						
N° D'ENREGIST	TREMENT NATIONAL						
TITRE DE L'INV	TITRE DE L'INVENTION (200 caractères ou espaces maximum)						
Procédé de di	Procédé de division entière ou de réduction modulaire sécurisé contre les attaques à canaux cachés.						
LE(S) DEMAND	EUR(S):		-				
Parc d'activité 13420 GEME FRANCE	ric de Bertagne rés de Gemenos	(S):	•				
Nom		JOYE					
Prénoms		Marc	4.				
Adresse	Rue	19, rue Voltaire					
	Code postal et ville	8 3 6 4 0 SAINT-ZACHARIE	,				
Société d'a	appartenance (facultatif)						
2 Nom							
Prénoms							
Adresse	Rue	·					
1	Code postal et ville						
Société d'a	appartenance (facultalif)						
3 Nom							
Prénoms							
Adresse	Rue						
	Code postal et ville						
Société d'appartenance (facultatif)							
S'il y a plu	us de trois inventeurs, utilisez p	plusieurs formulaires. Indiquez en haut à droite le N° de la page suivi du nom	bre de pages.				
DU (DES) OU DU M (Nom et d	SIGNATURE(S) ) DEMANDEUR(S) NANDATAIRE qualité du signataire) LECLAIRE - 93.4009	CABINET BALLOT CONSEILS EN PROPRIÉTÉ INDUSTRIELLE 9, rue Claude Chappe Technopôle Metz 2000					
1///		57070 METZ					

La loi nº78-17 du 6 janvier 1978 relative à l'informatique, aux fichiers et aux libertés s'applique aux réponses faites à ce formulaire. Elle garantit un droit d'accès et de rectification pour les données vous concernant auprès de l'INPI.

PCT Application PCT/FR2003/003681

# This Page is Inserted by IFW Indexing and Scanning Operations and is not part of the Official Record

#### **BEST AVAILABLE IMAGES**

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:

□ BLACK BORDERS
□ IMAGE CUT OFF AT TOP, BOTTOM OR SIDES
□ FADED TEXT OR DRAWING
□ BLURRED OR ILLEGIBLE TEXT OR DRAWING
□ SKEWED/SLANTED IMAGES
□ COLOR OR BLACK AND WHITE PHOTOGRAPHS
□ GRAY SCALE DOCUMENTS
□ LINES OR MARKS ON ORIGINAL DOCUMENT
□ REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY

#### IMAGES ARE BEST AVAILABLE COPY.

☐ OTHER:

As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.